

⑨ 日本国特許庁 (JP)

⑩ 特許出願公開

⑪ 公開特許公報 (A)

平2-133936

⑫ Int. Cl.

H 01 L 21/60

識別記号

3 1 1 S

府内整理番号

6918-5F

⑬ 公開 平成2年(1990)5月23日

審査請求 未請求 請求項の数 1 (全3頁)

⑭ 発明の名称 半導体装置

⑮ 特願 昭63-287913

⑯ 出願 昭63(1988)11月15日

⑰ 発明者 山崎 康男 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

⑱ 出願人 セイコーエプソン株式 東京都新宿区西新宿2丁目4番1号  
会社

⑲ 代理人 弁理士 鈴木 喜三郎 外1名

明細書

1. 発明の名称

半導体装置

すように前記基板の半導体素子の電極に対応し端子上に導電粒子を含有した接着剤を選択的に布し、半導体素子の電極と電気的接続をとり、記基板と半導体素子とを接着剤で固定する構造であった。

2. 特許請求の範囲

半導体素子の電極と回路基板とを導電粒子を介して電気的導通をとり、また接着剤を用いて前記基板と半導体素子とを接着する構造をもつ半導体装置において、接着剤中にギャップ材を混入した事を特徴とする半導体装置。

【発明が解決しようとする課題】

しかし、従来の構造の半導体装置では、半導体素子と基板との対向面間に導電粒子と接着剤が在する部位と、接着剤のみが存在する部位となる。接着剤と、導電粒子では、熱膨張係数や弾性係数が異なる。このため前記半導体装置に熱応応や機械的応力が負荷された場合、導電粒子の有する部位と、接着剤のみが存在する部位とが生じ、半導体素子中の内部応力にムラが出る。その結果、半導体素子のはく離や割れ等が生じという課題を有する。そこで本発明は、このような課題を解決するもので、接着剤中の内部応力を均一化し、高い信頼性の提供を目的とする。

3. 発明の詳細な説明

【産業上の利用分野】

本発明は、半導体素子をフェースダウンで回路基板に実装する構造に関する。

【従来の技術】

従来の半導体装置は半導体素子を回路基板上にワイヤーレスボンディングする場合、第2図に示

## 【課題を解決するための手段】

本発明の半導体装置は、半導体素子の電極と回路基板とを導電粒子を介して電気的導通をとり、また接着剤を用いて前記基板と半導体素子とを接着する構造をもつ半導体装置において、接着剤中にギャップ材を混入する事を特徴とする。

## 【実施例】

第1図は本発明の実施例における断面図である。1は半導体素子で能動面を回路基板2に対向させる。回路基板2は用途によりガラエボ基板やガラス基板を用いる。端子3は回路基板2上に金属蒸着により形成する。4は樹脂製の微粒子にN1メッキ等を施した導電粒子で、半導体素子1の能動面にある電極8と回路基板2の端子3との間の電気的導通をとっている。導電粒子4を含む接着剤5とギャップ材7を含む接着剤6は、半導体素子1の電極8と回路基板2の端子3との位置がずれないように固定する役割をもつ。また、接着剤5と接着剤6には、同じ接着剤を用いる

応力が一様な半導体装置を構成することができる。この結果、熱や機械的応力が半導体装置に加わった場合、第2図に示した従来の半導体装置のような導電粒子の存在する部位と存在しない部位での接着剤の内部応力の大きな差は著しく小さくすることができ、内部応力が半導体素子全体に均一に分散され、はくりやすれ、割れなどの発生を押さえることができる。

## 【発明の効果】

本発明は、以上説明したように、接着剤中にギャップ材を混入し、半導体素子と基板との接着部分に熱膨張係数や弾性係数のほぼ同じ粒子を一様に分布することによって、内部応力の位置による偏差を小さくすることが可能となり、半導体装置の信頼性を大幅に向上させることができる。

## 4. 図面の簡単な説明

第1図は、本発明の一実施例の断面図を示す図

事によって、接着剤の違いによる内部応力の位置による差が生じる事を防ぐ。7はギャップ材で球形、橢円形、円筒形等の形状をしている。質は、導電粒子4と同じ樹脂で作られており、膨張係数や弾性係数は、導電粒子とほぼ同じである。

まず、回路基板2に形成した端子3上に導電粒子4を含んだ接着剤5を塗布する。次に半導体素子1を搭載する時に、導電粒子4が端子3上からみ出することを防止するために塗布した接着剤を硬化させる。その後、回路基板2上にギャップ材7を含有した接着剤6を塗布し、その上に半導体素子1を半導体素子1の電極8と回路基板の端子3を位置合せして搭載し、適度な熱と圧力をえ接着剤7を硬化させる。この方法により構成した半導体装置においては、半導体素子と基板との間の導電粒子の存在しない部位に熱膨張係数や弾性係数が導電粒子とほぼ同じであるギャップ材を混入し、導電粒子と同じ大きさの内部応力を生ぜる事によって、半導体素子全面にわたり内

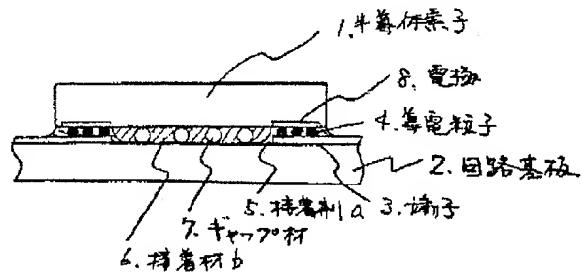
第2図は、従来の半導体装置の断面図を示す。

- 1 …… 半導体素子
- 2 …… 回路基板
- 3 …… 端子
- 4 …… 導電粒子
- 5 …… 接着剤
- 6 …… 接着剤
- 7 …… ギャップ材
- 8 …… 電極

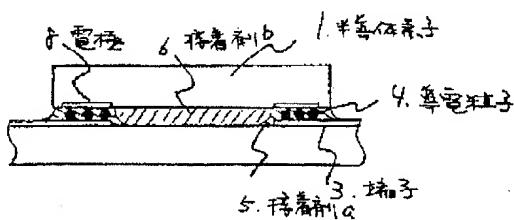
以上

出願人 セイコーエプソン株式会社

代理人弁理士 鈴木喜三郎(他1名)



第1図



第2図